

Entrega: Sesión t11

Recogida: Sesión t12

1.- ¿Qué efectos puede tener el retardo de un ciclo de instrucción en la desactivación de TXIF?

2.- ¿Qué utilidad puede tener el bit TRMT?

3.- ¿Por qué TX9D se debe escribir antes que TXREG?

4.- Diseñar y codificar un programa que reciba datos de 9 bits a velocidad 9600 baudios. Cuando reciba el dato comprobará la paridad (por ejemplo impar) y lo almacenará en memoria. A continuación, el mismo dato recibido será transmitido por el puerto serie, con la misma configuración (9600 baud, 9 bits paridad impar)