



## Actividad 5: Memoria del laboratorio

Aunque el trabajo del laboratorio se haya realizado en grupo, **esta actividad es de carácter individual**. Para poder ser evaluada cada alumno debe entregar un documento con el contenido que se detalla a continuación.

### Contenido de la memoria del laboratorio:

1. En relación al manual del laboratorio indique los pasos que ha conseguido realizar y los que ha comenzado. Para cada uno de ellos describa los siguientes resultados:
  - a. Hardware: Represente y **justifique** el diagrama de bloques del sistema digital embebido en la FPGA (procesador, buses, memorias, periféricos...), así como los dispositivos externos conectados a la misma.
  - b. Software: Describa la funcionalidad de su sistema e incluya el código **comentado**.
2. Desde el punto de vista de la utilización de SoPC (sistemas en chip programable) en aplicaciones de instrumentación, realice una comparativa de los entornos basados en picoBlaze y en microBlaze. Tenga en cuenta en la comparativa las herramientas de desarrollo en relación a las prestaciones del sistema. Si usted está familiarizado con alguna aplicación específica indíquelo y particularice su comparativa en relación a su aplicación específica.
3. Realice una comparación de la herramienta de diseño “ISE Design Suite: Embedded Edition” con respecto a otras herramientas de desarrollo de Sistemas Digitales que haya utilizado previamente.