

## Tema 12: Funciones Especiales y Desarrollo de Proyectos

### Sistemas Digitales Basados en Microprocesadores

Universidad Carlos III de Madrid

Dpto. Tecnología Electrónica

*Nota: Las figuras utilizadas para ilustrar las características y funcionalidades del microcontrolador del curso se han obtenido de la documentación técnica disponible en <https://www.st.com/en/microcontrollers-microprocessors/stm321151-152.html>*

- Características Especiales
  - Reloj en Tiempo Real
    - Ejemplo
  - Watchdog
  - Bajo Consumo
- Integración de Periféricos en un Proyecto
- Uso de APIs en Programación

# Características Especiales: Reloj en Tiempo Real (RTC)

# Características y Funcionamiento

- El Reloj en Tiempo Real (RTC) es un dispositivo que permite medir el tiempo para mantener un calendario y un reloj
  - Evitando el uso de un temporizador para esta función.
- El del STM32L152 ha sido diseñado para un consumo mínimo, pensado para sistemas alimentados por batería
  - Proporciona segundos, minutos, horas, día del mes, mes, año y día de la semana
  - Posee un divisor de reloj para que se ajuste a distintas frecuencias de oscilador
    - Aunque por defecto está configurado para ser usado a través del LSE
  - No tiene ningún mecanismo para mantener la hora tras una pérdida de energía
  - Tiene un mecanismo de protección para evitar modificaciones no voluntarias de los registros de control
  - Contiene funcionalidades más avanzadas que no se van a ver en este curso



# Guía de Funcionamiento con HAL

- En Programación (cont.):

- Fecha y Hora:

- Parámetros: h – handler; d – datos; f – formato (RTC\_FORMAT\_BIN, RTC\_FORMAT\_BCD)
    - HAL\_RTC\_SetTime(h, d, f)
    - HAL\_RTC\_SetDate(h, d, f)
    - HAL\_RTC\_GetTime(h, d, f)
    - HAL\_RTC\_GetDate(h, d, f)

- Alarma:

- Se necesita crear una variable tipo RTC\_AlarmTypeDef para tener la estructura con la información de la alarma
    - Parámetros: h – handler; a – alarma; f – formato (RTC\_FORMAT\_BIN, RTC\_FORMAT\_BCD); w – timeout
    - HAL\_RTC\_SetAlarm(h, a, f)
    - HAL\_RTC\_SetAlarm\_IT(h, a, f)
    - HAL\_RTC\_GetAlarm(h, a, f)
    - HAL\_RTC\_DeactivateAlarm(h)
    - HAL\_RTC\_PollForAlarmAEvent (h, w)

# Ejemplo: Configuración y Uso RTC con HAL



```
/* USER CODE BEGIN 1 */
RTC_TimeTypeDef my_time;
RTC_DateTypeDef my_date;
uint8_t text[7];
uint16_t number;
/* USER CODE END 1 */
```

```
/* USER CODE BEGIN 2 */
my_date.Month = 3;
my_date.Date = 24;
my_date.WeekDay = RTC_WEEKDAY_SUNDAY;
my_date.Year = 19;
my_time.DayLightSaving = RTC_DAYLIGHTSAVING_NONE;
my_time.Hours = 23;
my_time.Minutes = 10;
my_time.Seconds = 0;
my_time.TimeFormat = RTC_HOURFORMAT_24;
HAL_RTC_SetDate(&hrtc, &my_date, RTC_FORMAT_BIN);
HAL_RTC_SetTime(&hrtc, &my_time, RTC_FORMAT_BIN);
BSP_LCD_GLASS_Init();
BSP_LCD_GLASS_BarLevelConfig(0);
BSP_LCD_GLASS_Clear();
/* USER CODE END 2 */
```

```
/* USER CODE BEGIN WHILE */
while (1) {
    HAL_RTC_GetTime(&hrtc, &my_time, RTC_FORMAT_BIN);
    number = 0;
    number = (my_time.Hours * 10000) + (my_time.Minutes * 100) + my_time.Seconds;
    Bin2Ascii((unsigned short)number, text);
    BSP_LCD_GLASS_DisplayString((uint8_t *)text);
    HAL_Delay(1000);
    HAL_RTC_GetDate(&hrtc, &my_date, RTC_FORMAT_BIN);
    number = 0;
    number = (my_date.Date * 10000) + (my_date.Month * 100) + my_date.Year;
    Bin2Ascii((unsigned short)number, text);
    BSP_LCD_GLASS_DisplayString((uint8_t *)text);
    HAL_Delay(1000);
}
/* USER CODE END WHILE */
```

# Guía de Funcionamiento con Registros



- Procedimiento de inicialización:
  - Se desprotegen los registros de control (**RTC→WPR**)
    - Se escribe primero 0xCA y seguidamente 0x53
    - Escribir cualquier cosa vuelve a bloquear los registros
    - El desbloqueo se mantiene
  - Se pone a 1 el bit INIT (**RTC→ISR**)
  - Se espera a que se ponga a 1 el bit INITF (**RTC→ISR**)
  - Se programa el divisor de reloj, tanto síncrono como asíncrono (**RTC→PRER**)
    - Se hace en dos pasos. Primero el síncrono (16 lsb) y luego el asíncrono (16msb)
    - Para el uso con el LSE se ponen de valores 255 para el síncrono y 127 para el asíncrono
  - Se escribe el valor de la hora inicial (**RTC→TR**)
  - Se escribe el valor de la fecha inicial (**RTC→DR**)
  - Se selecciona el modo de 12 o 24 horas en el bit FMT (**RTC→CR**)
  - Se pone a 0 el bit INIT (**RTC→ISR**)
  - Se protegen los registros (**RTC→WPR = 0**)
- Procedimiento de consulta de la hora:
  - Se leen en cualquier momento los registros **RTC→TR** para la hora y **RTC→DR** para la fecha.

# RTC: Registros de Control

- **RTC→CR** – Control Register:

- Sólo se va a utilizar el bit 6 (FMT) para indicar si es formato 24h (con un '0') o si es formato 12h (con un '1').
- El resto de bits se deja a '0'

|          |     |       |        |        |     |      |       |       |           |     |          |          |        |              |       |
|----------|-----|-------|--------|--------|-----|------|-------|-------|-----------|-----|----------|----------|--------|--------------|-------|
| Reserved |     |       |        |        |     |      |       | COE   | OSEL[1:0] |     | POL      | Reserved | BKP    | SUB1H        | ADD1H |
|          |     |       |        |        |     |      |       | r/w   | r/w       | r/w | r/w      | r/w      | w      | w            | w     |
| 31       | 30  | 29    | 28     | 27     | 26  | 25   | 24    | 23    | 22        | 21  | 20       | 19       | 18     | 17           | 16    |
| TSIE     |     | WUTIE | ALRBIE | ALRAIE | TSE | WUTE | ALRBE | ALRAE | DCE       | FMT | Reserved | REFCKON  | TSEDGE | WUCKSEL[2:0] |       |
| r/w      | r/w | r/w   | r/w    | r/w    | r/w | r/w  | r/w   | r/w   | r/w       | r/w |          | r/w      | r/w    | r/w          | r/w   |

- **RTC→PRER** – Prescaler Register:

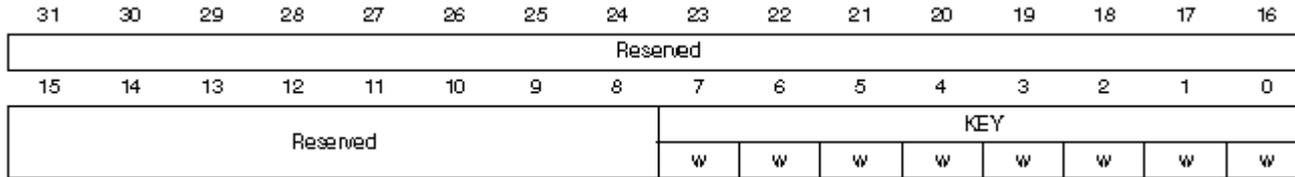
- Configura el preescalado asíncrono (PREDIV\_A) y el síncrono (PREDIV-S)
- La frecuencia de funcionamiento del RTC será:

$$f_{CK\_SPRE} = \frac{f_{RTCCLK}}{(PREDIV\_S + 1) \times (PREVID\_A + 1)}$$

|          |    |                |     |     |     |     |     |               |     |     |     |     |     |     |     |
|----------|----|----------------|-----|-----|-----|-----|-----|---------------|-----|-----|-----|-----|-----|-----|-----|
| Reserved |    |                |     |     |     |     |     | PREDIV_A[6:0] |     |     |     |     |     |     |     |
|          |    |                |     |     |     |     |     | r/w           | r/w | r/w | r/w | r/w | r/w | r/w | r/w |
| 31       | 30 | 29             | 28  | 27  | 26  | 25  | 24  | 23            | 22  | 21  | 20  | 19  | 18  | 17  | 16  |
| Reserved |    | PREDIV_S[12:0] |     |     |     |     |     |               |     |     |     |     |     |     |     |
|          |    | r/w            | r/w | r/w | r/w | r/w | r/w | r/w           | r/w | r/w | r/w | r/w | r/w | r/w | r/w |

# RTC: Registros de Control

- **RTC**→**WPR** – Write Protection Register:
  - Se utiliza como se ha comentado anteriormente

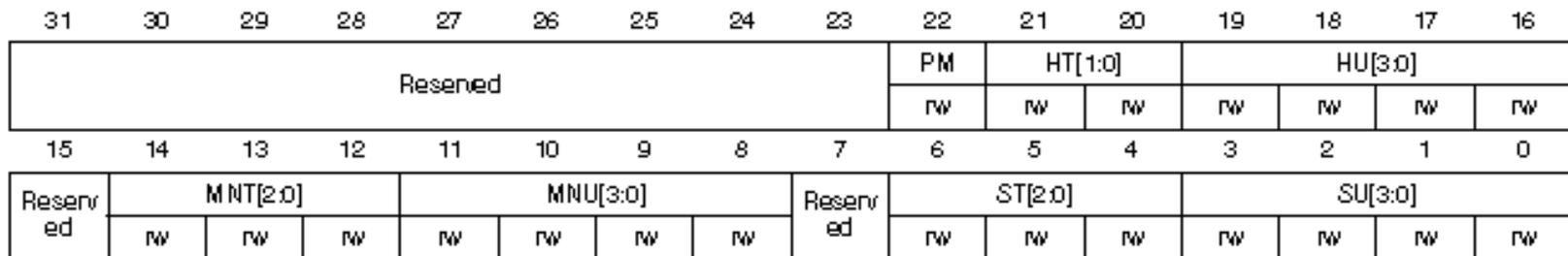


# RTC: Registros de Datos

- **RTC**→**TR** – Time Register:

- Contiene el valor de la hora, en la siguiente estructura (formato BCD):

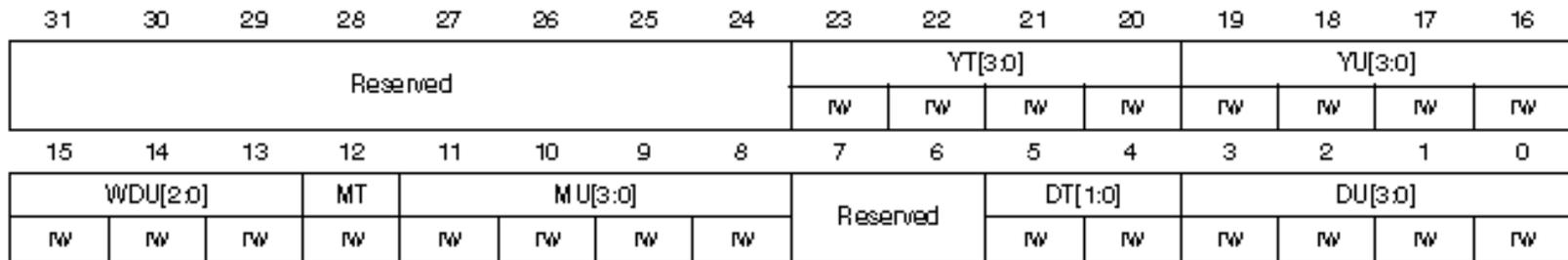
- PM: Con un 0 es formato de 24h o AM, y con un 1 es PM
- HT: Decenas de hora
- HU: Unidades de hora
- MINT: Decenas de minuto
- MINU: Unidades de minuto
- ST: Decenas de segundo
- SU: Unidades de segundo



# RTC: Registros de Datos

- **RTC**→**DR** – Date Register:

- Contiene el valor de la fecha, en la siguiente estructura (formato BCD):
  - YT: Decenas de año
  - YU: Unidades de año
  - WDU: Tres bits que indican el día de la semana (000-prohibido; 001-lunes; ...; 111-domingo)
  - MT: Decenas de mes
  - MU: Unidades de mes
  - DT: Decenas de día
  - DU: Unidades de día



# RTC: Registros de Estado

- **RTC**→**ISR** – Initialization and Status Register:

- De todos los bits sólo interesan:

- INIT, bit de control:

- 0 – se quita el modo de inicialización, actualizando los nuevos valores y arrancando el RTC
- 1 – se pone el RTC en modo inicialización

- INITF, bit de estado:

- 0 – el modo de inicialización está desactivado.
- 1 – el modo de inicialización está activado y ya se puede escribir en los registros.

|          |      |            |       |       |       |       |       |      |       |       |       |      |           |            |            |
|----------|------|------------|-------|-------|-------|-------|-------|------|-------|-------|-------|------|-----------|------------|------------|
| 31       | 30   | 29         | 28    | 27    | 26    | 25    | 24    | 23   | 22    | 21    | 20    | 19   | 18        | 17         | 16         |
| Reserved |      |            |       |       |       |       |       |      |       |       |       |      |           |            |            |
| 15       | 14   | 13         | 12    | 11    | 10    | 9     | 8     | 7    | 6     | 5     | 4     | 3    | 2         | 1          | 0          |
| Res.     | Res. | TAMP1<br>F | TSOVF | TSF   | WUTF  | ALRBF | ALRAF | INIT | INITF | RSF   | INITS | Res. | WUTW<br>F | ALRB<br>WF | ALRAW<br>F |
|          |      | rc_wd      | rc_wd | rc_wd | rc_wd | rc_wd | rc_wd | rw   | r     | rc_wd | r     |      | r         | r          | r          |

# Ejemplo: Configuración y Uso RTC

```
#include "stm3211xx.h"
#include "..\Biblioteca_SDM.h"
#include "..\Utiles_SDM.h"

int main(void){
    unsigned char cadena[7];
    unsigned valor;
    Init_SDM();
    Init_LCD();
    LCD_Limpia();

    RTC->WPR=0xCA;
    RTC->WPR=0x53;
    RTC->ISR |= (1<<7);
    while ((RTC->ISR & (1<<6))==0);
    RTC->PRER=255;
    RTC->PRER|=127<<16;
    RTC->TR = 0x00123456;
    RTC->DR = 0x00126314;
    RTC->CR = 0x00000000;
    RTC->ISR &= ~(1<<7);
    RTC->WPR=0;
    while ((RTC->ISR & (1<<6))!=0);
```

```
while (1) {
    valor = RTC->TR;
    cadena[5]=(valor & 0x0000000F)+'0';
    valor = valor >> 4;
    cadena[4]=(valor & 0x00000007)+'0';
    valor = valor >> 4;
    cadena[3]=(valor & 0x0000000F)+'0';
    valor = valor >> 4;
    cadena[2]=(valor & 0x00000007)+'0';
    valor = valor >> 4;
    cadena[1]=(valor & 0x0000000F)+'0';
    valor = valor >> 4;
    cadena[0]=(valor & 0x00000003)+'0';
    valor = valor >> 4;
    LCD_Texto(cadena);
    espera(10000000);
    valor = RTC->DR;
    cadena[1]=(valor & 0x0000000F)+'0';
    valor = valor >> 4;
    cadena[0]=(valor & 0x00000003)+'0';
    valor = valor >> 4;
    cadena[3]=(valor & 0x0000000F)+'0';
    valor = valor >> 4;
    cadena[2]=(valor & 0x00000001)+'0';
    valor = valor >> 4;
    cadena[5]=(valor & 0x0000000F)+'0';
    valor = valor >> 4;
    cadena[4]=(valor & 0x0000000F)+'0';
    valor = valor >> 4;
    LCD_Texto(cadena);
    espera(10000000);
}
```

# Características Especiales: Watchdog

# Características Generales

- Un Watchdog es un mecanismo interno de control del microcontrolador, para provocar el reset del sistema en caso de que se detecte que el micro ha perdido el control
- El sistema de Watchdog tiene las siguientes características:
  - Resetea el chip internamente si no se actualiza periódicamente
    - Es decir, el programa debe, de forma periódica y antes de que pase un determinado tiempo límite, escribir en un registro del watchdog una secuencia de valores, de tal forma que le indica al watchdog que sigue teniendo el control del sistema
  - Se habilita por software, pero sólo se resetea por reset o por una interrupción de Watchdog
  - Un uso incorrecto o incompleto, provoca también el reset
  - Utiliza internamente un temporizador

# Características Especiales: Consumo

# Bajo Consumo

- Al crear un sistema electrónico, uno de los requisitos principales es que su consumo sea mínimo:
  - Por motivos de calificación energética
  - Cuando el sistema es portátil y ha de ser alimentado con baterías
- Todos los microcontroladores actuales tienen la posibilidad de definir distintos modos de bajo consumo:
  - Totalmente operativo (máximo consumo)
  - Determinados periféricos desconectados
  - Todos los periféricos desconectados (salvo algún PIN)
  - La mayor parte de la CPU desconectada (mínimo consumo)
- El ubicar al dispositivo en uno de los modos de bajo consumo, lo realiza el programador de la aplicación cuando se cumplen determinados requisitos
- El “despertar” al micro de un estado de bajo consumo se realiza mediante una IRQ (por ejemplo EINT)

# Integración de Periféricos en un Proyecto

# Pasos para el Diseño de un Proyecto

1. Analizar con detalle el problema a resolver
2. Localizar funcionalidades necesarias por parte del micro
  1. Realizar el **Diagrama de Bloques**, seleccionando los recursos (p.ej. pines) a utilizar
3. Definir la funcionalidad de cada uno de los periféricos del micro involucrados
4. Determinar la prioridad de cada uno de ellos y realizar un análisis temporal de su petición de uso por parte del micro
  1. **Determinar las IRQ a usar**, y las prioridades entre ellas
  2. Definir las RAI correspondientes
5. Diseñar la solución completa utilizando **diagramas de flujo**
6. Implementar la solución

# Puntos a tener muy en cuenta

- Temporización:
  - Muchas veces hay necesidades de temporización que no están específicamente planteadas en el problema a resolver:
    - Suelen tener que ver con usabilidad (interacción con el usuario final), o con compartición del tiempo.
- Recursos comunes:
  - No sólo los pines, sino también otros periféricos
    - Especialmente los temporizadores
- Desarrollo:
  - Se recomienda siempre utilizar una estrategia de Divide y Vencerás. Dos posibilidades:
    - **Aproximación Top-Down:**
      - Se hace el programa principal con las llamadas a las distintas funciones, implementando estas como simples funciones vacías.
      - Se implementa cada una de las funciones por separado
    - **Aproximación Bottom-Up:**
      - Se desarrollan las funciones individuales
      - Posteriormente se implementa el programa principal uniendo las funciones individuales
  - Cada vez que se desarrolla una parte, es importante depurarla en profundidad, antes de que se integre con otros elementos.

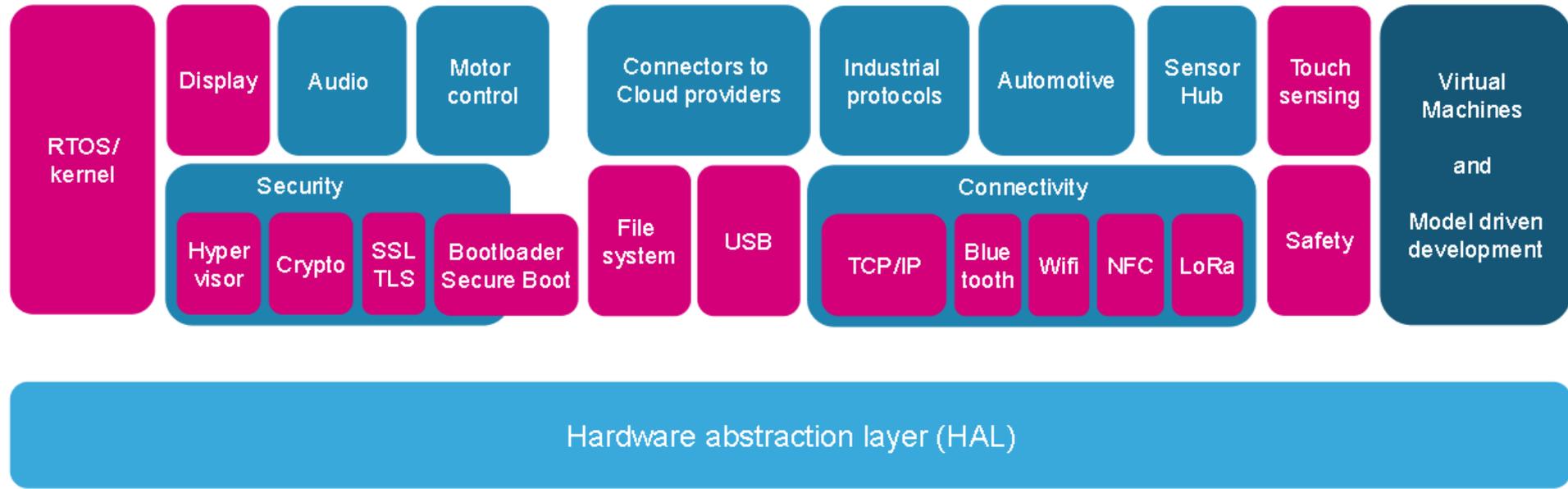
# Uso de APIs en Programación

# Uso de APIs en Programación

- Cuando la CPU o los periféricos son excesivamente complicados, o simplemente la aplicación a desarrollar requiere de programación avanzada, suele ser necesario utilizar **Application Programming Interfaces (APIs)** para simplificar nuestra tarea
- También pueden ser conocidas como **Libraries** (traducido como Biblioteca o como Librería)
- Las APIs pueden ser de muy distinto tipo, e incluso tener nombres distintos al de API dependiendo del sector.
  - Por ejemplo, en el caso de microcontroladores, se habla de:
    - HAL – Hardware Abstraction Layer: para hablar de aquellas funciones definidas que simplifiquen la configuración y el acceso a los periféricos
      - También llamada Standard Peripheral Library
      - Muchas veces suele ser proporcionado por el mismo fabricante, pero a veces hay algunas de terceras partes
    - Middleware: que se refiere a aquellas APIs que intentan dar soporte a una funcionalidad compleja que todavía no se encuentra a nivel de aplicación final (por ejemplo, la pila de TCP/IP, el interfaz completo de USB, o un sistema de ficheros)
      - Pueden haber varias disponibles, procedentes de terceras partes
    - Language based library: Por ejemplo la C-library que incluye funciones estándar de ANSI C99, como el malloc, el espacio std, etc.

# Uso de APIs en Programación

## Middleware / Application fields



# Uso de APIs en Programación

## STM32 – Crypto



| Provider     | Solution name   | Model                              | Cost               | Availability |    |    |    |    |    |                |    |    |    |
|--------------|---|------------------------------------|--------------------|--------------|----|----|----|----|----|----------------|----|----|----|
|              |   |                                    |                    | F0           | F1 | F2 | F3 | F4 | F7 | H7             | L0 | L1 | L4 |
| Cypherbridge | <a href="#">uVPN SDK</a><br>IKE v1/IKE v2/IPsec   | Source                             | License            | N            | N  | N  | N  | Y  | Y  | N <sup>3</sup> | N  | N  | N  |
| HCC          | Verifiable Encryption manager<br>AES, 3DES, DSS, EDH, MD5, RSA, SHA1, SHA256  | Source                             | License            | Y            | Y  | Y  | Y  | Y  | Y  | Y              | Y  | Y  | Y  |
| Rowebots     | <a href="#">UNISON SSL/TLS Stack</a><br>AES, Blowfish, Triple-DES (3DES), DES, ARC4, Camellia, XTEA<br>ECB, CBC, CFB, CTR, GCM, CCM<br>MD2, MD4, MD5, SHA-1, SHA-224, SHA-256, SHA-384, SHA-512,<br>RIPMD-160<br>ECC  | Source                             | License            | N            | Y  | Y  | Y  | Y  | Y  | Y              | N  | Y  | Y  |
| SEGGER       | <a href="#">emSecure</a> signatures   | Source                             | License            | Y            | Y  | Y  | Y  | Y  | Y  | Y              | Y  | Y  | Y  |
| SEGGER       | <a href="#">emLib AES</a> and <a href="#">emLib DES</a>   | Source                             | License            | Y            | Y  | Y  | Y  | Y  | Y  | Y              | Y  | Y  | Y  |
| SEGGER       | <a href="#">emFile encryption</a>   | Source                             | License            | Y            | Y  | Y  | Y  | Y  | Y  | Y              | Y  | Y  | Y  |
| ST           | <a href="#">STM32 Cryptographic library</a> <sup>1,2</sup><br>AES, DES, 3DES, ARC4, MD5, SHA1, SHA2, RSA sig, ECC Key gen,<br>ECDSA, ...  | Binaries                           | Free               | N            | Y  | Y  | Y  | Y  | N  | N              | N  | Y  | N  |
| ST           | <a href="#">X-CUBE-CRYPTOLIB</a>  | Binaries                           | Free               | Y            | Y  | Y  | Y  | Y  | Y  | N              | Y  | Y  | Y  |
| wolfSSL      | <a href="#">wolfCrypt</a> <sup>1</sup> , part of wolfSSL<br>MD2, MD4, MD5, SHA-1, SHA-256, SHA-384, SHA-512, BLAKE2b,<br>RIPMD-160, Poly1305<br>AES (CBC, CTR, GCM, CCM), Camellia, DES, 3DES, ARC4, RABBIT, HC-<br>128, ChaCha20<br>RSA, DS S (DSA), DH, EDH, NTRU<br>ECDH-ECDSA, ECDHE-ECDSA, ECDH-RSA, ECDHE-RSA | Open source<br>(GPL2) or<br>Source | Free or<br>license | N            | N  | Y  | N  | Y  | Y  | Y              | Y  | Y  | Y  |



## STM32 – USB solutions (1/2)

| Provider                             | Solution name                                | Model                        | Cost            | Availability |    |    |    |    |    |                |                |    |    |   |
|--------------------------------------|--|------------------------------|-----------------|--------------|----|----|----|----|----|----------------|----------------|----|----|---|
|                                      |  |                              |                 | F0           | F1 | F2 | F3 | F4 | F7 | H7             | L0             | L1 | L4 |   |
| Chibios                              | <a href="#">ChibiOS/HAL</a>                  | Open source (GPL3) or Source | Free or License | Y            | Y  | Y  | Y  | Y  | Y  | Y              | N <sup>1</sup> | Y  | Y  | Y |
| CMX                                  | <a href="#">CMX-USB Device, Host</a>         | Source                       | License         | Y            | Y  | Y  | Y  | Y  | Y  | Y              | N <sup>1</sup> | Y  | Y  | N |
| eCosCentric                          | <a href="#">eCosPro-Host, Device</a>         | Source                       | License         | N            | Y  | Y  | Y  | Y  | Y  | Y              | N <sup>1</sup> | N  | Y  | Y |
| EUROS                                | <a href="#">USB Host &amp; Device</a>        | Binaries                     | License         | N            | Y  | Y  | Y  | Y  | Y  | Y              | N <sup>1</sup> | N  | Y  | Y |
| EmCraft                              | <a href="#">Linux USB Host</a>               | Open source (GPL)            | Free            | N            | N  | Y  | N  | Y  | N  | N <sup>1</sup> | N              | N  | N  | N |
| Express Logic                        | <a href="#">USBX</a>                         | Source                       | License         | Y            | Y  | Y  | Y  | Y  | Y  | Y              | N <sup>1</sup> | Y  | Y  | Y |
| HCC                                  | <a href="#">HCC-USB Host, Device</a>         | Source                       | License         | Y            | Y  | Y  | Y  | Y  | Y  | Y              | N <sup>1</sup> | Y  | Y  | Y |
| Wittenstein - High Integrity Systems | <a href="#">CONNECT USB Device, USB Host</a> | Source                       | License         | Y            | Y  | Y  | Y  | Y  | Y  | Y              | N <sup>1</sup> | Y  | Y  | Y |
| Keil / arm                           | <a href="#">MDK-ARM USB</a>                  | Source                       | License         | Y            | Y  | Y  | Y  | Y  | Y  | Y              | N <sup>1</sup> | Y  | Y  | Y |
| Mentor Embedded                      | <a href="#">Nucleus USB</a>                  | Source                       | License         | N            | Y  | Y  | Y  | Y  | Y  | Y              | N <sup>1</sup> | N  | Y  | Y |
| Micrium                              | <a href="#">USB Host, USB Device</a>         | Source                       | License         | Y            | Y  | Y  | Y  | Y  | Y  | Y              | N <sup>1</sup> | Y  | Y  | Y |

# Uso de APIs en Programación

## STM32 – USB solutions (2/2)



| Provider      | Solution name                                   | Model  | Cost              | Availability   |                |              |          |                |                |                |                |                |                |                |                |
|---------------|---|--------|-------------------|----------------|----------------|--------------|----------|----------------|----------------|----------------|----------------|----------------|----------------|----------------|----------------|
|               |   |        |                   | F0             | F1             |              | F2       | F3             | F4             | F7             | H7             | L0             | L1             | L4             |                |
|               |   |        |                   |                | Others         | F105<br>F107 |          |                |                |                |                |                |                |                |                |
| Micro Digital | <a href="#">smxUSB</a>                          | Source | License           | Y              | Y              | Y            | Y        | Y              | Y              | Y              | Y              | N <sup>1</sup> | Y              | Y              | Y              |
| Quadros       | <a href="#">RTXCusb</a>                         | Source | License           | N <sup>1</sup> | Y              | Y            | Y        | Y              | N <sup>1</sup> |
| Rowebots      | <a href="#">Unison USB System</a>               | Source | License           | N              | Y              | Y            | Y        | Y              | Y              | N              | N <sup>1</sup> | Y              | N              | Y              |                |
| SEgger        | <a href="#">emUSB Device, emUSB Host</a>        | Source | License           | Y              | Y              | Y            | Y        | Y              | Y              | Y              | N <sup>1</sup> | Y              | Y              | Y              |                |
| ST            | USB FS device library                           | Source | Free              | <u>Y</u>       | <u>Y</u>       | N            | N        | <u>Y</u>       | N              | N              | N <sup>1</sup> | N              | <u>Y</u>       | N              |                |
| ST            | USB FS&HS Host&Device lib                       | Source | Free              | N              | N              | <u>Y</u>     | <u>Y</u> | N              | <u>Y</u>       | N              | N <sup>1</sup> | N              | N              | N              |                |
| ST            | <a href="#">STM32Cube – USB Host&amp;Device</a> | Source | Free              | Y <sup>2</sup> | Y <sup>2</sup> |              | Y        | Y <sup>2</sup> | Y              | Y              | N <sup>1</sup> | Y <sup>2</sup> | Y <sup>2</sup> | Y <sup>2</sup> |                |
| Thesycon      | <a href="#">Embedded USB Device</a>             | Source | License           | N <sup>1</sup> | N <sup>1</sup> |              | Y        | N <sup>1</sup> | Y              | Y              | N <sup>1</sup> | N <sup>1</sup> | N <sup>1</sup> | N <sup>1</sup> |                |
| Zephyr        | <a href="#">USB device stack</a>                | Source | Free <sup>3</sup> | Y              | Y              |              | N        | Y              | Y              | N              | N              | N              | N              | Y              |                |

# Bibliotecas de C y C++ en CubeIDE



CubeIDE - VersionB/Core/Src/main.c - STM32CubeIDE

File Edit Source Refactor Navigate Search Project Run Window Help

Information Center

## TOOLCHAIN MANUALS (GNU-TOOLS-FOR-STM32.7-2018-Q2-UPDATE)

| Description  | File format          |
|--|----------------------|
| <b>Assembler</b><br>The GNU Assembler                      | <a href="#">PDF</a>  |
| <b>Binary Utilities</b><br>The GNU Binary Utilities        | <a href="#">PDF</a>  |
| <b>C Math Library</b><br>The Red Hat newlib C Math Library | <a href="#">PDF</a>  |
| <b>C Preprocessor</b><br>The GNU C Preprocessor            | <a href="#">PDF</a>  |
| <b>C Runtime Library</b><br>The Red hat newlib C Library   | <a href="#">PDF</a>  |
| <b>C++ Library Manual</b><br>The GNU C++ Library Manual    | <a href="#">HTML</a> |
| <b>C/C++ Compiler</b><br>GNU Compiler Collection           | <a href="#">PDF</a>  |
| <b>C/C++ Linker</b><br>The GNU Linker                      | <a href="#">PDF</a>  |

dt UC3M

28

# La Standard Peripheral Library de STM32L1



- Estos son los módulos HAL para STM32L1:

- misc.h
- stm32l1xx\_adc.h
- stm32l1xx\_aes.h
- stm32l1xx\_comp.h
- stm32l1xx\_crc.h
- stm32l1xx\_dac.h
- stm32l1xx\_dbgmcu.h
- stm32l1xx\_dma.h
- stm32l1xx\_exti.h
- stm32l1xx\_flash.h
- stm32l1xx\_fsmc.h
- stm32l1xx\_gpio.h
- stm32l1xx\_i2c.h
- stm32l1xx\_iwdg.h
- stm32l1xx\_lcd.h
- stm32l1xx\_opamp.h
- stm32l1xx\_pwr.h
- stm32l1xx\_rcc.h
- stm32l1xx\_rtc.h
- stm32l1xx\_sdio.h
- stm32l1xx\_spi.h
- stm32l1xx\_syscfg.h
- stm32l1xx\_tim.h
- stm32l1xx\_usart.h
- stm32l1xx\_wwdg.h