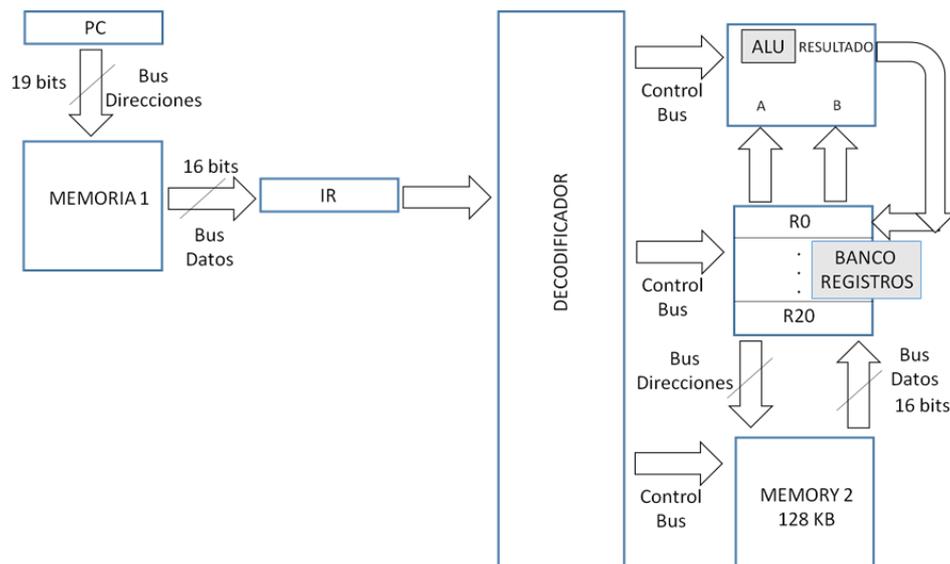


## Tema 2: Arquitectura interna

### AUTOEVALUACIÓN

#### Ejercicio 1

La siguiente figura muestra un diagrama de bloques simplificado de la arquitectura interna de un microprocesador:



#### Pregunta 1.1

El tamaño de la memoria de programa es:

- a) 512 KBytes
- b) 1 MByte
- c) 128 KBytes
- d) No se puede saber

#### Pregunta 1.2

El tamaño del bus de direcciones de la memoria de datos es:

- a) 19 bits
- b) 17 bits
- c) 16 bits
- d) 20 bits

#### Pregunta 1.3

Los registros del banco de registros almacenan:

- a) Datos
- b) Direcciones de memoria
- c) Tanto Direcciones como Datos
- d) Ninguna de las anteriores

<http://dte.uc3m.es>

### Pregunta 1.4

¿Cuál es el tamaño de los registros del banco de registros?

- a) 16 bits
- b) 17 bits
- c) 19 bits
- d) 5 bits

### Ejercicio 2

Se tiene una arquitectura Von Neumann con capacidad de direccionar 32 MB, sólo a nivel de palabra de 32 bits. Dicha arquitectura contiene 13 registros internos de propósito general y filosofía Load & Store. Con esta información, conteste a las siguientes preguntas:

#### Pregunta 2.1

El tamaño del bus de datos es:

- a) 16 bits
- b) 32 bits
- c) 23 bits
- d) 25 bits

#### Pregunta 2.2

El tamaño del bus de direcciones es:

- a) 16 bits
- b) 32 bits
- c) 23 bits
- d) 25 bits